

CP6. Diseño *Semi-Custom* de ASICs

La metodología de diseño basada en librerías de celdas estándar es un método de diseño de circuitos para aplicaciones específicas (ASICs) mayoritariamente para la realización de funciones digitales. Dicha metodología permite al diseñador centrarse en los aspectos de alto nivel del diseño digital, mientras que otro diseñador se ha ocupado previamente del diseño físico.

Contenidos

Metodologías de diseño de ASICs y figuras de mérito.
Herramientas y flujo de diseño.
Lenguajes de descripción hardware (VHDL).
Diseño para testeabilidad.

Facilidades

Entorno CADENCE de diseño de circuitos integrados.
Kits de diseño y celdas estándar de librería.
Soporte documental de contenidos.

Profesorado

J. A. Moreno (Responsable), Profesor Titular de Escuela Universitaria de Tecnología Electrónica, UEx.
J. V. Valverde, Profesor Titular de Escuela Universitaria de Tecnología Electrónica, UEx.

Organización/Fechas

3 Créditos (20 h presenciales + 10 h no presenciales)
10-Enero-2018 al 8-Febrero-2018
2 Tardes/semana (sesiones de 3 horas)

